

Errata des schémas

\$Revision : 1.4 \$

Julien Pilet et Stéphane Magnenat

20 février 2003

Table des matières

1	Introduction	1
2	Armonie	1
3	eMediaKit	1

1 Introduction

Ce document présente la listes des erreurs sur les schémas originaux d'Armonie et d'eMediaKit. Toutes les erreurs listées ici ont été corrigée dans les schémas finaux.

2 Armonie

- Les pattes D+ et D- (2 et 3) du connecteur USB esclave sont à l'envers. Ils faut les échanger.
- La résistance de *pull-up* du MAX809¹ (RN20 pattes 5 et 6) est de 10 KOhm. Elle doit être changée en 470 Ohm. Il faut aussi transformer RN20 (réseau) en résistances simples. Par soucis de propreté, il faudrait aussi faire de même avec RN3.
- Les noms des signaux Milli-BUS ne sont pas à la norme Milli-BUS 1.5
- Selon la documentation d'Intel (Intel PXA250 and PXA210 Application Porcessors – Developer's Manuel, §3.4.7.4, page 3-13), le processeur doit être réveillé après un changement de fréquence par l'activation bas de GP_RST*. En pratique, ca fonctionne sans. Un développement futur d'Armonie doit être attentif à cette question.
- C38, C39, C40 et C41, changer de boitier et vérifier la polarité.
- La patte RESET du CF (*pin* 41 du connecteur) doit être laissée en l'air.
- Il faudrait pouvoir contrôler l'alimentation du CompactFlash de façon logicielle. Pour cela, une logique supplémentaire et une GPIO en sortie sont nécessaires. De plus, la patte BVD1 du CF (*pin* 46 du connecteur) devrait être connectée à une GPIO en entrée afin de pouvoir supporter d'autres modes que le mode mémoire.
- La patte AC_RESET* (reset de l'AC97) doit être mise en *pull-up* à la place de *pull-down*.

3 eMediaKit

- Il manque deux trous aux extrémités pour les vis de fixation vers la partie inférieur du boitier.
- Le trou permettant de visser l'écran est au mauvais endroit.

¹le circuit de *reset*.